

## 平成 29 年度

### 調査・研究への助成応募要領

電子回路基板技術に関する基礎技術、応用技術及び生産技術の調査・研究への助成応募は、本要領によって行われますので「申請される方への注意」と合せて充分お含みのうえ、所定の申請書に正確に記載してください。

#### 1. 助成の対象領域

電子回路基板技術に関する基礎技術、応用技術及び生産技術の調査・研究を対象とし、その成果が電子回路基板技術の発展に貢献することが期待され得るもので、その調査・研究の期間が概ね 1 年程度のものとします。

#### 2. 応募の資格

応募資格者は、次の機関・団体等、または同機関・団体等に所属する常勤の研究者・技術者等とします。

- (1) 大学及び高等専門学校
- (2) 国公立等の研究機関
- (3) その他本財団で認めた機関・団体等

#### 3. 助成の金額

100 万円を基準としますが、内容によって減額することがあります。この助成金は、調査・研究のための設備・什器備品費、消耗品費等指定費目以外に使用することはできません。

#### 4. 調査・研究の実施期間

助成の対象となる調査・研究は概ね次の期間内に実施され、成果が得られるものとします。

平成 30 年 4 月 1 日から平成 31 年 3 月 31 日までの 1 年間

#### 5. 助成対象者の選定

助成対象者の選定は選考委員会における厳正な審査を経てその採否を決定し、平成 30 年 2 月下旬までに申請者宛に採否通知します。

なお、採択後、申請時と異なる事態を生じた場合は、採択が取り消されることもありますので充分注意してください。

#### 6. 調査・研究の終了報告

申請時における調査・研究実施計画の終了日から 2 ヶ月以内に、所定の報告書を必ず提出しなければなりません。

7. 調査・研究成果の公表

本助成により得た成果を、「調査・研究論文等の文書によって公表」することが強く望まれます。

その公表の際は、本財団から助成があった旨必ず付言し、その旨記載した印刷物を必ず1部、速やかに本財団宛提出してください。

本財団のホームページ等で報告の概略を実績情報として公開します。

8. 申請書の提出期間（期限）

平成29年10月1日から同年11月15日までの1.5ヶ月間

上記期間外の受付は致しませんので、期限を厳守してください。

9. 申請書の提出先

〒163 - 1388 東京都新宿区西新宿6 - 5 - 1  
新宿アイランドタワー43階  
一般財団法人電子回路基板技術振興財団

10. 問合せ先

一般財団法人電子回路基板技術振興財団 事務局  
Tel & Fax : 03-5323-8828  
E-mail : [jimukyoku@ecb-zaidan.or.jp](mailto:jimukyoku@ecb-zaidan.or.jp)  
URL : <http://www.ecb-zaidan.or.jp>

以上